

**ORARIO PROVVISORIO A.A. 2016/2017
I ANNO – II SEMESTRE**

I4E – LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA

Insegnamenti obbligatori:

Microelettronica (9 CFU): Prof. G. FERRI
Integrità del segnale (6 CFU): Prof. A. ORLANDI
Dispositivi elettronici (9 CFU): Prof. L.LOZZI/V.STORNELLI

Lingua Inglese B2: Prof.ssa L. ERCOLE

ORA ☉	LUNEDI'	Aula	MARTEDI'	Aula	MERCOLEDI'	Aula	GIOVEDI'	Aula	VENERDI'	Aula
09:00 – 10:00			Dispositivi elettronici	A0 1	Microelettronica	A-1.1	Integrità del segnale	B0 1		
10:00 – 11:00			Dispositivi elettronici	A0 1	Microelettronica	A-1.1	Integrità del segnale	B0 1		
11:00 – 12:00			Microelettronica	A0 1	Integrità del segnale	B0 10	Dispositivi elettronici	B0 1		
12:00 – 13:00			Microelettronica	A0 1	Integrità del segnale	B0 10	Dispositivi elettronici	B0 1		
13:00 – 14:00					Integrità del segnale	B0 10	Dispositivi elettronici	B0 1		
14:00 – 15:00			Microelettronica	A0 1						
15:00 – 16:00			Microelettronica	A0 1	Dispositivi elettronici	B0 4			Inglese B2	B+ 1.4
16:00 – 17:00			Microelettronica	A0 1	Dispositivi elettronici	B0 4			Inglese B2	B+ 1.4
17:00 -18:00									Inglese B2	B+ 1.4

Il Presidente CAD
Prof. Giovanni BUCCI

ORARIO PROVVISORIO A.A. 2016/2017 II ANNO – II SEMESTRE					I4E – LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA					
Insegnamenti obbligatori:					Insegnamenti a scelta:					
Elaborazione dei dati e delle informazioni di misura (9 CFU): Prof. G. BUCCI					Progettazione di sistemi elettronici integrati (9 CFU): Prof. G. MAROTTA Tecnologie elettroniche (9 CFU): Prof. V. STORNELLI (*)					
ORA ☉	LUNEDI'	Aula	MARTEDI'	Aula	MERCOLEDI'	Aula	GIOVEDI'	Aula	VENERDI'	Aula
09:00 – 10:00			Elaborazione dei dati e delle info. di misura	A-1.1			Elaborazione dei dati e delle info. di misura	A-1.1	Elaborazione dei dati e delle info. di misura	B0 5
10:00 – 11:00			Elaborazione dei dati e delle info. di misura	A-1.1			Elaborazione dei dati e delle info. di misura	A-1.1	Elaborazione dei dati e delle info. di misura	B0 5
11:00 – 12:00			Elaborazione dei dati e delle info. di misura	A-1.1					Elaborazione dei dati e delle info. di misura	B0 5
12:00 – 13:00										
13:00 – 14:00										
14:00 – 15:00							Progett. Sist. elettr. Integr Tecnologie elettroniche	B0 6 Coppito	Progett. Sist. elettr. Integr	B0 6
15:00 – 16:00							Progettazione di sistemi elettronici integrati - Tecnologie elettroniche	B0 6 Coppito	Progett. Sist. elettr. Integr – Tecnologie elettroniche	B0 6 Coppito
16:00 – 17:00							Progettazione di sistemi elettronici integrati - Tecnologie elettroniche	B0 6 Coppito	Progett. Sist. elettr. Integr Tecnologie elettroniche	B0 6 Coppito
17:00 -18:00							Progettazione di sistemi elettronici integrati - Tecnologie elettroniche	B0 6	Progett. Sist. elettr. Integr. Tecnologie elettroniche	B0 6 Coppito

Il Presidente CAD
Prof. Giovanni BUCCI

(*) IL GIOVEDI' INIZIO ORE 14:30

(*) IL VENERDI' INIZIO ORE 15:30