

**ORARIO PROVVISORIO A.A. 2018/2019
I ANNO – II SEMESTRE**

**I4E – LAUREA MAGISTRALE IN INGEGNERIA
ELETTRONICA**

Insegnamenti obbligatori:

Microelettronica (9 CFU): Prof. G. FERRI /L. PANTOLI
Integrità del segnale (6 CFU): Prof. A. ORLANDI/ F. DE PAULIS
Dispositivi elettronici (9 CFU): Prof. L.LOZZI/V.STORNELLI

Inglese livello B2 (3 CFU): Prof. F. BUONCOMPAGNO

ORA ☉	LUNEDI'	Aula	MARTEDI'	Aula	MERCOLEDI'	Aula	GIOVEDI'	Aula	VENERDI'	Aula
09:00 – 10:00			Dispositivi elettronici	B0 3	Microelettronica	B0 3	Integrità del segnale	B0 8		
10:00 – 11:00			Dispositivi elettronici	B0 3	Microelettronica	B0 3	Integrità del segnale	B0 8	Dispositivi elettronici	B0 6
11:00 – 12:00			Microelettronica	B0 3	Integrità del segnale	B0 3	Dispositivi elettronici	B0 8	Dispositivi elettronici	B0 6
12:00 – 13:00			Microelettronica	B0 3	Integrità del segnale	B0 3	Dispositivi elettronici	B0 8		
13:00 – 14:00					Integrità del segnale	B0 3	Dispositivi elettronici	B0 8		
14:00 – 15:00			Microelettronica	B0 3						
15:00 – 16:00			Microelettronica	B0 3					Inglese B2	A-1.4
16:00 – 17:00			Microelettronica	B0 3					Inglese B2	A-1.4
17:00 -18:00									Inglese B2	A-1.4

Il Presidente CAD
Prof. Vincenzo STORNELLI

**ORARIO PROVVISORIO A.A. 2018/2019
II ANNO – II SEMESTRE**

**I4E – LAUREA MAGISTRALE IN INGEGNERIA
ELETTRONICA**

Insegnamenti obbligatori:

Insegnamenti a scelta:

Elaborazione dei dati e delle informazioni di misura (9 CFU): Prof. G. BUCCI
NanoFotonica (9 CFU): Prof. E.PALANGE

Progettazione di sistemi elettronici integrati (9+3 CFU): Prof. A. DE MARCELLIS
Tecnologie elettroniche (9 CFU): Prof. V. STORNELLI (**COPPITO**)

ORA ☉	LUNEDI'	Aula	MARTEDI'	Aula	MERCOLEDI'	Aula	GIOVEDI'	Aula	VENERDI'	Aula
09:00 – 10:00			Elaborazione dei dati e delle info. di misura	B0 6	Nanofonica	B0 10	Elaborazione dei dati e delle info. di misura	B0 9	Elaborazione dei dati e delle info. di misura	B0 5
10:00 – 11:00			Elaborazione dei dati e delle info. di misura	B0 6	Nanofonica	B0 10	Elaborazione dei dati e delle info. di misura	B0 9	Elaborazione dei dati e delle info. di misura	B0 5
11:00 – 12:00			Elaborazione dei dati e delle info. di misura	B0 6	Nanofonica	B0 10	Nanofonica	B0 9	Elaborazione dei dati e delle info. di misura	B0 5
12:00 – 13:00			Nanofonica	B0 10	Nanofonica	B0 10	Nanofonica	B0 9		
13:00 – 14:00			Nanofonica	B0 10						
14:00 – 15:00					Progettazione di sistemi elettronici integrati (LAB) - Tecnologie elettroniche	B0 3 COPPITO	Progett. Sist. elettr. Integr - Tecnologie elettroniche	B0 9 COPPITO	Progett. Sist. elettr. Integr	B0 5
15:00 – 16:00					Progettazione di sistemi elettronici integrati (LAB) - Tecnologie elettroniche	B0 3 COPPITO	Progett. Sist. elettr. Integr - Tecnologie elettroniche	B0 9 COPPITO	Progett. Sist. elettr. Integr	B0 5
16:00 – 17:00					Progettazione di sistemi elettronici integrati (LB) - Tecnologie elettroniche	B0 3 COPPITO	Progett. Sist. elettr. Integr - Tecnologie elettroniche -	B0 9 COPPITO		
17:00 -18:00					Progettazione di sistemi elettronici integrati (LAB) Tecnologie elettroniche	B0 3 COPPITO	-			

Il Presidente CAD
Prof. Vincenzo STORNELLI